

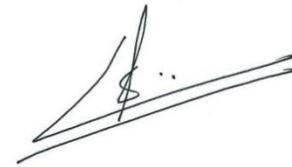
# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

**SPT-I/XXX/XXX**

Issue/Revisi : A0

Mata Kuliah	: Arsitektur dan Organisasi Komputer	Tanggal	: 6 Juni 2023
Kode MK	: INF205	Rumpun MK	: MKWP
Bobot (skn)	T (Teori) : 3 P (Praktik/Praktikum) : -	Semester	: 3
Dosen Pengembang RPS,   (Prio Handoko, S.Kom., M.T.I.)	Koordinator Keilmuan,   (Nur Uddin, Ph.D)	Kepala Program Studi,   (Dr. Ida Nurhaida, M.T.)	Dekan   (Dr. Ir. Lukas B. Sihombing, M.T., MPU., M.ASCE.)

RENCANA PEMBELAJARAN SEMESTER		
Capaian Pembelajaran (CP)	CPL – PRODI yang dibebankan pada MK	
	23-INF-CPL-03	Memiliki pengetahuan yang memadai terkait dengan cara kerja sistem komputer dan mampu merancang, mengembangkan dan menerapkan/menggunakan berbagai algoritma /metode untuk memecahkan masalah
	23-INF-CPL-04	Kemampuan menganalisis persoalan computing yang kompleks serta menerapkan prinsip-prinsip computing dan disiplin ilmu relevan lainnya untuk mengidentifikasi solusi, dengan mempertimbangkan wawasan perkembangan ilmu transdisiplin
	23-INF-CPL-05	Menguasai konsep teoritis bidang pengetahuan Ilmu Komputer/Informatika secara umum dan konsep teoritis bagian khusus dalam bidang pengetahuan tersebut secara mendalam serta kemampuan mendesain, mengembangkan, dan mensimulasikan aplikasi teknologi multi-platform yang relevan dengan kebutuhan industri

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

**SPT-I/XXX/XXX**

Issue/Revisi : A0

<b>RENCANA PEMBELAJARAN SEMESTER</b>						
<b>Capaian Pembelajaran Mata Kuliah (CPMK)</b>						
23-INF-CPMK-031		Mampu memahami cara kerja sistem komputer				
23-INF-CPMK-041		Mampu menganalisis persoalan <i>computing</i> yang kompleks				
23-INF-CPMK-042		Mampu menerapkan prinsip-prinsip computing dan disiplin ilmu relevan lainnya untuk mengidentifikasi solusi, dengan mempertimbangkan wawasan perkembangan ilmu transdisiplin				
23-INF-CPMK-051		Menguasai konsep teoritis bidang pengetahuan Ilmu Komputer/ Informatika secara umum dan konsep teoritis bagian khusus dalam bidang pengetahuan tersebut secara mendalam				
<b>Kemampuan Akhir Tiap Tahap Belajar (Sub-CPMK)</b>						
23-INF-SCPMK-0311		Kemampuan memahami cara kerja sistem komputer				
23-INF-SCPMK-0411		Kemampuan menganalisis persoalan <i>computing</i> yang kompleks				
23-INF-SCPMK-0421		Kemampuan menerapkan prinsip-prinsip computing dan disiplin ilmu relevan lainnya untuk mengidentifikasi solusi, dengan mempertimbangkan wawasan perkembangan ilmu transdisiplin				
23-INF-SCPMK-0511		Kemampuan menguasai konsep teoritis bidang pengetahuan Ilmu Komputer/ Informatika secara umum dan konsep teoritis bagian khusus dalam bidang pengetahuan tersebut secara mendalam				
<b>Korelasi CPMK terhadap Sub-CPMK</b>						
		23-INF-SCPMK-0311	23-INF-SCPMK-0411	23-INF-SCPMK-0421	23-INF-SCPMK-0511	
23-INF-SCPMK-031		✓				
23-INF-SCPMK-041			✓			
23-INF-SCPMK-042				✓		
23-INF-SCPMK-051					✓	
Kode CPL	Kode CPMK	Kode Sub CPMK	Indikator	Metode Penilaian		
23-INF-CPL-03	23-INF-CPMK-031	23-INF-SCPMK-0311	Kemampuan memahami cara kerja sistem komputer	Partisipasi (Keaktifan dan Kemampuan Literasi)		
23-INF-CPL-04	23-INF-CPMK-041	23-INF-SCPMK-0411	Kemampuan menganalisis persoalan <i>computing</i> yang kompleks	Observasi (Studi Kasus dan Hasil Analisis)		
	23-INF-CPMK-042	23-INF-SCPMK-0421	Kemampuan menerapkan prinsip-prinsip computing dan disiplin ilmu relevan lainnya untuk mengidentifikasi solusi, dengan mempertimbangkan wawasan perkembangan ilmu transdisiplin			

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

**SPT-I/XXX/XXX**

Issue/Revisi : A0

<b>RENCANA PEMBELAJARAN SEMESTER</b>					
23-INF-CPL-05	23-INF-CPMK-051	23-INF-SCPMK-0511	Kemampuan menguasai konsep teoritis bidang pengetahuan Ilmu Komputer/ Informatika secara umum dan konsep teoritis bagian khusus dalam bidang pengetahuan tersebut secara mendalam		70%
<b>Deskripsi Singkat MK</b>		Mata kuliah ini dimaksudkan untuk memberikan pengetahuan dan pemahaman tentang cara berpikir dan pemecahan persoalan dalam paradigma prosedural, serta modul dasar dari algoritma yang sering dipakai dalam pemrograman. Materi yang diberikan meliputi : pengertian dasar pemrograman dan algoritma, notasi algoritmik, tipe data dasar, tipe data bentukan, assignment, operasi input/output, aksi sekuensial, analisis kasus, pengulangan, fungsi, pemrosesan tabel (array), proses. Setelah mengikuti perkuliahan ini mahasiswa diharapkan mampu memahami konsep dasar serta logika dasar dalam pemrograman.			
<b>Bahan Kajian :</b> Materi Pembelajaran/Pokok Bahasan		<ol style="list-style-type: none"> <li>1. Pengantar Arsitektur dan Organisasi Komputer</li> <li>2. Top-Level View Computer</li> <li>3. Central Processing Unit (CPU)</li> <li>4. Cache Memory</li> <li>5. Sistem I/O</li> <li>6. Sistem Operasi</li> <li>7. Arithmetic Logic Unit (ALU)</li> <li>8. Pipelining</li> <li>9. Set Instruksi</li> <li>10. Main Memory</li> </ol>			
<b>Pustaka</b>		<p><b>Utama</b>            William Stalling, 2010, "Computer Organization and Architecture", 8th Edition, Prentice Hall.            (Tersedia dalam bentuk ebook. Tautan : <a href="http://gen.lib.rus.ec/book/index.php?md5=BBC56E03C87F1A67E4BBD7B510FF714F">http://gen.lib.rus.ec/book/index.php?md5=BBC56E03C87F1A67E4BBD7B510FF714F</a>)</p> <p><b>Pendukung</b></p> <p>Carl Hamacher, Zvonko Vranesic, Safwat Zaky, dan Naraig Minjikian, 2011, "Computer Organization and Embended System", 6th Edition, McGrawHill.</p>			
<b>Media Pembelajaran</b>		<b>Perangkat Lunak:</b>	<b>Perangkat Keras:</b>		
		LMS Collabor	Komputer/Laptop		
		Ms. PowerPoint	LCD Projector		
<b>Dosen Pengampu</b>		Prio Handoko, S.Kom., M.T.I.			

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

**SPT-I/XXX/XXX**

Issue/Revisi : A0

<b>RENCANA PEMBELAJARAN SEMESTER</b>											
<b>Mata Kuliah Prasyarat</b>		-									
<b>Indikator, Kriteria, dan Bobot Penilaian</b>	<b>SCPMK</b>	<b>Penilaian dan Bobot</b>								<b>Total Bobot Penilaian</b>	
		Latihan 1	Tugas 1	Tugas 2	Tugas 3	Tugas 4	UTS	Tugas 5	Tugas 6		
		Partisipasi (Keaktifan)	Observasi (Studi Kasus dan Hasil Analisis)								
		23-INF-SCPMK-0311	3%				5%			8%	
		23-INF-SCPMK-0411	3%	4%			5%			12%	
		23-INF-SCPMK-0422	3%		4%		5%			12%	
		23-INF-SCPMK-0511	3%			6%	5%			14%	
		23-INF-SCPMK-0511	3%				6%			14%	
		Total per penilaian	21%	4%	4%	6%	6%	20%	7%	10%	20%
		Total per penilaian	21%	4%	4%	6%	6%	20%	7%	25%	100%

Minggu ke-	Sub CP-MK (Kemampuan Akhir yang Diharapkan)	Penilaian			<b>Bentuk Pembelajaran: Metode Pembelajaran; Penugasan Mahasiswa (Estimasi Waktu)</b>	<b>Materi Pembelajaran (Pustaka)</b>	<b>Bobot Penilaian (%)</b>
		Indikator		Kriteria & Bentuk Penilaian			
(1)	(2)	(3)	(4)	(5)	(6)	(7)	
1	1. Mahasiswa memahami sistem perkuliahan, sistem penilaian, dantata tertib kuliah; 2. Mahasiswa memahami maksud dantujuan dari kuliah Arsitektur dan Organisasi Komputer; 3. Memahami karakteristik (fungsi dan struktur) setiap komponen utama sistem komputer dan hubungan antar komponen-komponen utama sistem komputer tersebut. 4. Memahami perbedaan komponen utama dalam perkembangan komputer.	1. Kemampuan menjelaskan maksud, tujuan dan capaian dariperkuliahann; 2. Mampu membedakan dengan tepat pengertian Organisasi dengan Arsitektur Komputer; 3. Mampu menjelaskan dengan baik Fungsi dan Struktur sebuah Arsitektur Komputer; 4. Mampu menjelaskan dengan baik prinsip kerja sistem komputer; 5. Mampu menjelaskan perbedaan dengan jelas perkembangan generasi	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan)</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'	-	<b>PENDAHULUAN AOK</b> 1. Arsitektur Komputer 2. Fungsi dan Struktur Arsitektur Komputer 3. Computer Evolution and Performance	5

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

SPT-I/XXX/XXX

Issue/Revisi : A0

Minggu ke-	Sub CP-MK (Kemampuan Akhir yang Diharapkan)	Penilaian		<b>Bentuk Pembelajaran:</b> Metode Pembelajaran; Penugasan Mahasiswa (Estimasi Waktu)	<b>Materi Pembelajaran (Pustaka)</b>	<b>Bobot Penilaian (%)</b>	
		Indikator	Kriteria & Bentuk Penilaian				
(1)	(2)	(3)	(4)	Luring (5)	Daring (6)	(7)	
		komputer					
2, 3	1. Memahami Struktur dan fungsi CPU; 2. Memahami keterkaitan elemen-elemen pendukung CPU dalam proses pengolahan data yang dilakukan CPU; 3. Memahami prinsip kerja dan fungsi Control Unit (CU) dalam proses pengolahan CPU; 4. Memahami jenis operasi yang dikelola oleh CU; 5. Memahami pengelolaan CU terhadap proses pengolahan CPU; 6. Memahami fungsi dan komponen Sistem Bus dan keterkaitannya; 7. Memahami keterkaitan antara sistem bus dengan komponen utama dan subkomponen sistem komputer; 8. Implementasi pemahaman mengenai prinsip kerja sistem bus dalam bentuk kasus.	1. Mampu menjelaskan struktur dan fungsi CPU; 2. Mampu menjelaskan 4 fungsi sistem komputer sebagai pengaruh dari bekerjanya fungsi CPU; 3. Mampu menjelaskan keterkaitan elemen-elemen pendukung CPU dalam proses pengolahan data yang dilakukan CPU; 4. Mampu menjelaskan prinsip kerja CU dalam proses pengolahan CPU; 5. Mampu menjelaskan operasi-operasi yang dikelola CU dalam proses pengolahan CPU; 6. Mampu menjelaskan mekanisme kontrol CU pada proses pengolahan CPU; Mampu menjelaskan keterkaitan antar komponen Bus; 7. Mampu merepresentasikan dalam bentuk bagan keterkaitan secara luas antara sistem Bus dengan komponen utama sistem komputer berikut subkomponen di dalamnya sebagai satu kesatuan prinsip kerja sistem komputer.	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan)</b>  <b>Estimasi waktu:</b> $TM = 3 \times 50'$ $BM = 3 \times 60'$ $BS = 3 \times 60'$	-	<b>Sistem Komputer</b> 1. Definisi CPU 2. Elemen Central Processing Unit (CPU) 3. Struktur dan Fungsi CPU 4. Elemen CU 5. Operasi CU 6. Kontrol CU	7
4	1. Memahami konsep cache memory dalam membantu proses pengolahan CPU; 2. Memahami prinsip kerja cache memory; 3. Memahami pemetaan data dari RAM ke cache memory;	1. Mampu menjelaskan prinsip kerja cache memory; 2. Mampu menjelaskan struktur dan organisasi cache; Mampu menjelaskan macam-macam cache	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah	-	<b>Cache Memory</b> 1. Konsep Cache Memory 2. Prinsip Kerja Cache Memory 3. Pemetaan Cache Memory 4. Jenis Cache Memory	3

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

SPT-I/XXX/XXX

Issue/Revisi : A0

Minggu ke-	Sub CP-MK (Kemampuan Akhir yang Diharapkan)	Penilaian		<b>Bentuk Pembelajaran:</b> Metode Pembelajaran; Penugasan Mahasiswa (Estimasi Waktu)	<b>Materi Pembelajaran (Pustaka)</b>	<b>Bobot Penilaian (%)</b>
		Indikator	Kriteria & Bentuk Penilaian			
(1)	(2)	(3)	(4)	Luring (5)	Daring (6)	(7)
	4. Memahami jenis cache memory	memory, seperti cache asosiatif, cache yang Dipetakan langsung, Cache Set-asosiatif dan cache yang Dipetakan Sektor	<b>Bentuk penilaian:</b> Tanya jawab	<b>Partisipasi (Keaktifan)</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'		
5	1. Memahami proses penulisan dan pembacaan data dalam memori internal serta pengorganisasinya; 2. Memahami klasifikasi memori internal serta karakteristik setiap klasifikasinya; 3. Memahami mekanisme memori internal dalam melakukan pendekripsi kesalahan data yang dikirimkan dan cara perbaikannya	1. Mampu menjelaskan proses pembacaan dan penulisan data ke dalam memori internal serta pengorganisasinya; 2. Mampu menjabarkan klasifikasi memori internal ke dalam 2 kelompok besar; Mampu menjelaskan karakteristik setiap varian memori internal dari setiap klasifikasi; Mampu melakukan simulasi mekanisme pendekripsi kesalahan data saat pengiriman data	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan)</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'	-	<b>Sistem Memori Utama</b> 1. Semiconductor Main Memory 2. Error Detection
6	1. Memahami fungsi operasi sistem I/O dalam sistem komputer; 2. Memahami modul-modul sistem I/O sistem komputer; 3. Memahami proses sistem I/O sistem komputer; 4. Memahami macam-macam turunan sistem I/O.	1. Mampu menjelaskan Fungsi Sistem I/O; 2. Mampu menjelaskan cara kerja modul I/O dilihat dari sudut pandang user dan sistem; 3. Mampu menjelaskan I/O channel dan processor I/O	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan)</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'	-	<b>Modul I/O</b> 1. Sistem I/O 2. Modul-modul I/O 3. Channel I/O 4. Processor I/O
7	1. Memahami dukungan sistem operasi terhadap proses eksekusi CPU; 2. Memahami fungsi, sasaran, layanan, dan perbedaan macam-macam konsep	1. Mampu menjelaskan mekanisme sistem operasi dalam memberikan dukungan terhadap proses eksekusi sistem komputer;	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b>	-	<b>Sistem Operasi</b> 1. Sasaran OS 2. Fungsi OS 3. Layanan OS 4. Jenis OS 5. Pengelolaan Memori OS

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

SPT-I/XXX/XXX

Issue/Revisi : A0

Minggu ke-	Sub CP-MK (Kemampuan Akhir yang Diharapkan)	Penilaian		Bentuk Pembelajaran: Metode Pembelajaran; Penugasan Mahasiswa (Estimasi Waktu)	Materi Pembelajaran (Pustaka)	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk Penilaian			
(1)	(2)	(3)	(4)	Luring (5)	Daring (6)	(7)
	Sistem Operasi; 3. Memahami mekanisme dasar penjadwalan proses yang dilakukan sistem operasi; 4. Implementasi pemahaman mengenai pengelolaan memori oleh sistem operasi dalam hal pemetaan bagian proses ke dalam memori; 5. Mampu menyelesaikan kasus-kasus yang berhubungan dengan keterkaitan antara komponen utama sistem komputer dan pengorganisasian diantara setiap struktur komponen sistem komputer	2. Mampu menyelesaikan kasus pemetaan bagian proses ke dalam memori.	<b>Bentuk penilaian:</b> Tanya jawab	<b>Ceramah Partisipasi (Keaktifan)</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'		
8	<b>Evaluasi Tengah Semester : Lakukan validasi hasil penilaian, evaluasi dan perbaikan proses pembelajaran berikutnya</b>					
9	1. Memahami macam-macam representasi bilangan sistem komputer; 2. Implementasi berbagai macam representasi bilangan terhadap berbagai macam operasi aritmatika yang dilakukan oleh ALU.	1. Mampu menjelaskan representasi bilangan yang dikenal dan digunakan oleh sistem komputer; 2. Mampu menyelesaikan kasus-kasus yang berhubungan dengan aritmatika ALU.	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah Partisipasi (Keaktifan)  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'	-	<b>Sistem Bilangan (1)</b> 1. Representasi Bilangan 2. Operasi Aritmatika 3. Algoritma Booth 4. Floating Point Conversion
10	1. Memahami proses perhitungan aritmatika ALU menggunakan algoritma Booth; 2. Memahami proses representasi bilangan binary point.	1. Mampu menerapkan algoritma booth dalam menyelesaikan kasus operasi aritmatika; 2. Mampu melakukan proses konversi bilangan pecahan ke dalam representasi biner.	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah Partisipasi (Keaktifan)  <b>Estimasi waktu:</b>		<b>Sistem Bilangan (2)</b> 1. Algoritma Booth 2. Floating Point Conversion

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

SPT-I/XXX/XXX

Issue/Revisi : A0

Minggu ke-	Sub CP-MK (Kemampuan Akhir yang Diharapkan)	Penilaian		Bentuk Pembelajaran: Metode Pembelajaran; Penugasan Mahasiswa (Estimasi Waktu)	Materi Pembelajaran (Pustaka)	Bobot Penilaian (%)	
		Indikator	Kriteria & Bentuk Penilaian				
(1)	(2)	(3)	(4)	Luring (5)	Daring (6)	(7)	
				TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'			
11, 12	1. Memahami konsep pengolahan pipelining sistem komputer; 2. Memahami proses pengolahan instruksi secara pipelining; 3. Memahami proses pengolahan aritmatika secara pipelining; 4. Melakukan simulai pengolahan instruksi dan aritmatika secara pipelining.		<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan):</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'	-	<b>Pipelining</b> 1. Pipelining Instruksi 2. Pipelining Aritmatika	25
13	Memahami Set Instruksi pada Arsitektur Komputer berikut mode serta format pengalamatannya	Mampu melakukan simulasi konversi operasi CPU daalaman beberapa mode pengalamatan	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan):</b>  <b>Estimasi waktu:</b> TM = 3 x 50' BM = 3 x 60' BS = 3 x 60'	-	<b>Set Instruksi</b> 1. Mode pengalmata n 3 alamat 2. Mode pengalmata n 2 alamat 3. Mode pengalmata n 1 alamat 4. Mode pengalmatan 0 alamat.	5
14, 15	1. Memahami prinsip dan cara kerja memori utama; 2. Memahami klasifikasi pemartisian memori utama untuk kebutuhan penulisan data; 3. Memahami proses pemetaan data ke dalam memori utama berdasarkan klasifikasi pemartisian memori; 4. Mampu menyelesaikan kasus-kasus yang berhubungan dengan operasi sistem	1. Mampu menjelaskan peran memori utama dalam pengilangan CPU; 2. Mampu menjelaskan klasifikasi pemartisian memori berdasarkan keberadaan swapping; 3. Mampu melakukan simulasi pemetaandata ke dalam main memori berdasarkan klasifikasi pemartisian memori utama	<b>Kriteria penilaian:</b> Ketepatan dalam menjelaskan serta penguasaan  <b>Bentuk penilaian:</b> Tanya jawab	<b>Bentuk pembelajaran:</b> Tatap muka di kelas  <b>Metode pembelajaran:</b> Ceramah <b>Partisipasi (Keaktifan):</b>  <b>Estimasi waktu:</b> TM = 3 x 50'	-	<b>Pemetaan Memory Utama</b> 1. Klasifikasi Partisi 2. Pemetaan Memori	20

# RENCANA PEMBELAJARAN SEMESTER (RPS)

## PROGRAM STUDI INFORMATIKA

## FAKULTAS TEKNOLOGI DAN DESAIN

**SPT-I/XXX/XXX**

Issue/Revisi : A0

Minggu ke-	Sub CP-MK (Kemampuan Akhir yang Diharapkan)	Penilaian		Bentuk Pembelajaran: Metode Pembelajaran; Penugasan Mahasiswa (Estimasi Waktu)	Materi Pembelajaran (Pustaka)	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk Penilaian			
(1)	(2)	(3)	(4)	Luring (5)	Daring (6)	(7)
	bilangan CPU, pipelining, Set instruksi dan pemetaan data memori utama			BM = 3 x 60' BS = 3 x 60'		
16	<b>Evaluasi Akhir Semester : Melakukan validasi penilaian akhir dan menentukan kelulusan mahasiswa</b>					